

V

Vertiefungsrichtung 21: System-on-Chip

Exemplarischer Studienplan:¹⁷

	WS		SS	
	SWS	LP	SWS	LP
Grundlagen zur Vertiefungsrichtung (GVR)				
Measurement Technology	2+1	5		
Sensoren			2+0	3
Hardware Modeling and Simulation	2+1	4		
Pflichtbereich der Vertiefungsrichtung (PVR)				
Systems and Software Engineering (ab WiSe 25/26: 6 LP)	2+1	5		
Communication Systems and Protocols			2+1	5
Optimization of Dynamic Systems (ab WiSe 25/26: 6 LP)	2+1	5		
Hardware Synthesis and Optimization			3+1	6
Design analoger Schaltkreise	2+1	4		
Design digitaler Schaltkreise			2+1	4
Praktikum System-on-Chip	0+4	6		
Summe (GVR+PVR)		29		18

	WS		SS	
	SWS	LP	SWS	LP
Wahlbereich der Vertiefungsrichtung				
Empfohlene Wahlmodule, siehe nächste Seite				
...				
Summe (siehe unten)				

	WS		SS	
	SWS	LP	SWS	LP
Überfachliche Qualifikationen				
siehe Modul M-ETIT-105803				
...				
Summe (insgesamt 6 LP)				

	LP
Masterarbeit	
Masterarbeit	30

	LP
Zusammenfassung	
Grundlagen zur Vertiefungsrichtung (GVR)	12
Pflichtbereich der Vertiefungsrichtung (PVR)	35
Wahlbereich der Vertiefungsrichtung	37
Überfachliche Qualifikationen	6
Masterarbeit	30
Summe	120

Grau hinterlegte Leistungspunkte dienen zur Veranschaulichung der LP-Summenbildung im WS und SS.

¹⁷ Bei Modulen, die in zwei Semestern aufgeführt werden, ist nur eine der Veranstaltungen zu belegen. Sind mehrere Praktika angegeben, ist nur eines zu wählen. Die entsprechenden Leistungspunkte werden bei der Summe (GVR+PVR) nur in einem Semester addiert.